

SSIS講師紹介

佐野 芳昭 佐野技術士事務所 所長



1998年～: 佐野技術士事務所
～1998年: 富士通株式会社
1964年 : 神戸大学電気工学科卒業

富士通株式会社にて、集積回路の企画・開発・設計や応用技術、マーケティング、営業支援などに従事。1998年に、佐野技術士事務所を設立。以後、アナログ ICや半導体に関連する新商品の開発や技術指導、アドバイザーなどのコンサルティング業務に従事。また、最近は、省エネ関連への支援業務なども行っている。

講演テーマ: アナログ回路設計(入門編、応用編)

Abstract

テーマ:アナログ回路設計講座

アナログ回路の企画・設計・応用などに必要とされる電子回路や関連部品について、基礎知識やキーワード、実践的な常識など

- ・ 技術系新人社員、技術専門職社員などの社員、中堅技術者でアナログ系職種に異動した社員向けの講座
- ・ アナログ設計現場に必要なスキルを育成・養成するための実践講義
- ・ SPICEシミュレータによる波形や応答特性などの図示化を併用し、アナログ回路の動作原理や実動作の理解を深める
- ・ 受講者やテーマにより講義レベルの対応可能（下記は内容の一例）
 - ・ アナログ回路の基礎知識、要素回路、オペアンプ回路、電源回路 など
 - ・ 各種のトラブル事例なども紹介